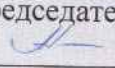
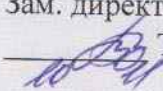


ГБПОУ КК НОВОРОССИЙСКИЙ КОЛЛЕДЖ РАДИОЭЛЕКТРОННОГО
ПРИБОРОСТРОЕНИЯ

Рассмотрено
цикловой комиссией
специальных дисциплин
Протокол от 05.11 2014 г. № 3
Председатель ЦК

О.А.Афиногенова

УТВЕРЖДАЮ
Зам. директора по УР
 Т.В.Трусова
2014 г.

Вопросы к экзамену «АРХИТЕКТУРА КОМПЬЮТЕРНЫХ СИСТЕМ»

1. Кодирование текстовой информации
2. Форматы текстовых файлов
3. Текстовые редакторы
4. Текстовые процессоры
5. Представление графической информации
6. Кодирование графической информации
7. Характеристики графических форматов
8. Типы графических форматов
9. Представление звуковой информации
10. Кодирование звуковой информации
11. Триггеры, базовые понятия
12. Шифратор, дешифратор
13. Мультиплексор, демультиплексор
14. Регистры, типы
15. Счетчики, сумматоры
16. Интерфейсы современных материнских плат
17. Интерфейсы периферийных устройств IDE и SCSI
18. Накопители массивов информации
19. Магнитные диски, картриджи
20. Накопители на компакт-дисках
21. Флэш-накопители
22. Периферийные устройства
23. Принтеры, сканеры, плоттеры
24. Средства интерактивного взаимодействия
25. Мониторы, беспроводные устройства ввода-вывода
26. Сетевое оборудование
27. Беспроводное оборудование
28. Роутеры, модемы, хабы
29. Соединение беспроводных устройств
30. Иерархия запоминающих устройств
31. Стандартные интерфейсы ЭВМ
32. USB, LAN, WAN и другие интерфейсы ЭВМ
33. Характеристики ЗУ
34. Классификация доступа к ЗУ
35. Оперативное и постоянное запоминающие устройства, кэш-память
36. Способы увеличения производительности кэш-памяти
37. Динамическая память

38. Статистическая память с произвольным доступом
39. Постоянная память
40. Организация работы с различными видами ЗУ и ОЗУ
41. Чипсет
42. Оперативные ЗУ
43. Постоянные ЗУ
44. ВС, типы
45. Вычислительные системы, назначение и характеристики
46. Центральный процессор, характеристики
47. Центральный процессор ВС
48. Суперскаляризация
49. Конвейерная обработка команд
50. Матричные процессоры
51. Векторные процессоры
52. Динамическое исполнение
53. Поток данных. Множественное предсказание
54. Предикация
55. Технология Hyper-Threading
56. Процессор Pentium: предсказатель переходов
57. Организация типового ЦП
58. Машинный цикл, такт
59. Система команд ЦП ЭВМ, классификация
60. Системная шина, характеристики, примеры
61. Микропроцессоры
62. Микроконтроллеры
63. Микроархитектура
64. Системное программное обеспечение
65. Операционные системы
66. Понятие архитектуры ЭВМ,
67. Примеры архитектур
68. Архитектура фон Неймана
69. Структура типовой ЭВМ, аппаратное обеспечение
70. Структура типовой ЭВМ, программное обеспечение
71. ЭВМ параллельного действия
72. Многопроцессорные и многомашинные системы
73. Телекоммуникационные и компьютерные сети
74. Перевод чисел в двоичную, десятичную системы, арифметические действия
75. Представление данных в памяти компьютера

Преподаватель *Астапов* Р.В.Астапов